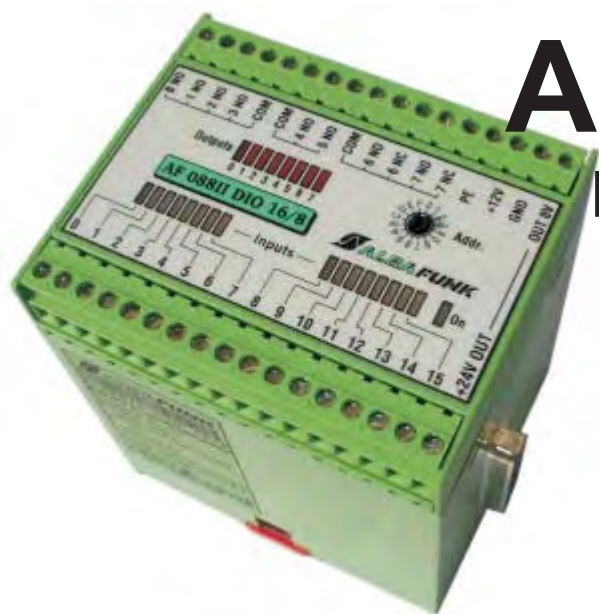


- Csatlakozás az AF 088II rendszer digitális buszra
- Kódkapcsolóval beállítható egység cím 0..F
- 16 db kétállapotú bemenet (=24V DC)
 - Galvanikus leválasztás
 - 1.5 kV szigetelési feszültség
 - Túlfeszültség védelem
 - +24V DC 125mA DC/DC áramforrás a bemenetek meghajtására
 - LED-es állapot visszajelzés
- 8 db kétállapotú, relés leválasztású kimenet*
 - 3 csoportba szervezve 4 NO/ 2 NO / 2 NO-NC
 - 250V / 2A AC terhelhetőség, 100 000 kapcsolási ciklus*

*csak az AF 088II DIO 16/8 esetén



AF 088II DIO 16/8

Digitális ki-, bemeneti modul

AF 088II DIO 16

Digitális bemeneti modul

AF088II DIO 16/8 Digitális ki-, bemeneti modul
AF088II DIO 16 Digitális bemeneti modul

Az AF088II DIO modulok az AF 088II PLC kétállapotú jeleinek fogadására és kiadására szolgál. A modul az AF088II/P processzor modul digitális buszára csatlakozik a 25 pólusú DSUB csatlakozókon keresztül. Az AF088II/P processzor modulra logikailag 16 db AF088II DIO modul csatlakoztatható. Az egyes modulokat a DIO modul előlapján található „Addr” feliratú kódkapcsolóval lehet különböző címre beállítani.

Figyelem! Kerülni kell az egy buszon lévő azonos cím beállítását, mert az a berendezés meghibásodásához vezethet!

Az AF088II DIO modul a belső +5V tápfeszültségét az U6, 7805 feszültség stabilizátor állítja elő. A modulok táplálása olyan, hogy a +12V tápfeszültség érkezik a sorkapcsokról, vagy a busz nyákról is. Kevés modul esetén elég csak az egyik modulon bekötni a +12V-ot, a buszon a többi modul is megkapja. A modul belső védelmét az F1 750 mA-es multifuse áramkör látja el.

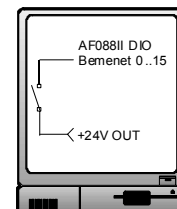
Az AF088II DIO modul a 8 bites címbuszról dekódolja ki a saját címét, amely a következőképpen áll elő: 6.7. bit vagy egyenesen, vagy az U5, 74HC02 áramkörön keresztül invertálva kerül az U2, 74HC138 cím dekóder áramkör engedélyező bemenetére. Az elő lapon található kódkapcsoló a címbusz 5. 4. 3. 2. bitjeivel kerül összehasonlításra az U3, 74HC266 áramkörrel, amely kimenete adja a cím dekóder harmadik engedélyező jelét. A cím 1. 0. bitje közvetlenül adja a belső regiszterek címét.

ADR 1.	ADR 0.	Funkció
0	0	U7 bemeneti tároló engedélyező jel (0-7 bemenet)
0	1	U8 bemeneti tároló engedélyező jel (8-15 bemenet)
1	0	U1 kimeneti tároló beíró jel
1	1	Nincs használva

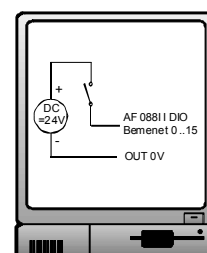
Bemeneti panel (DIN)

A bemenetek +24V DC feszültség fogadására lettek tervezve. Az egyszerűbb szerelhetőség miatt a modul rendelkezik egy +24V DC tápfeszültség forrással (U9, DCW03A-12), amely segítségével a bemenetekre a feszültség mentes érintkezőkön a jelek bevezethetők.

Igy a „+24V OUT” pontot közös pontként használva a feszültség mentes kontaktusokat lehet a bemenetekre kötni.



Amennyiben a bemenetekre külső +24V DC-t csatlakoztatunk, abban az esetben az OUT 0V sorkapocs a bemenetek viszonyítási pontja.



A bemenetek LTV-357T optocsatolóval kerültek leválasztásra, és az optocsatoló kimenetén található a visszajelző LED-ek, valamint az U7, U8 74HC573 tárolók. Az U7,U8 tárolók transzparens módban üzemelnek, ez azt jelenti, hogy amikor a tároló a címdekóderen keresztül kiválasztásra kerül abban a pillanatban a bemenetein lévő állapot kerül az adatbuszra.

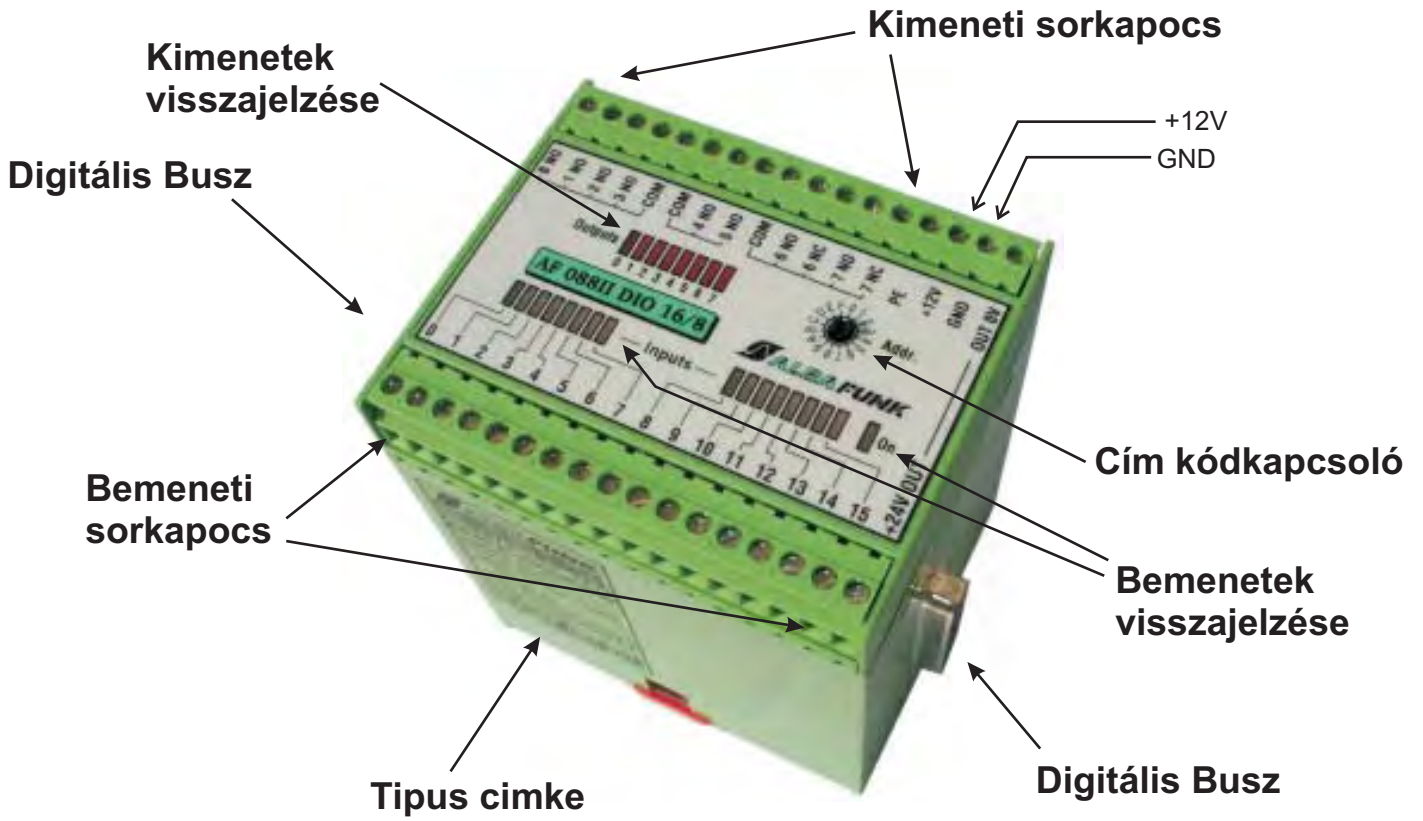
Kimeneti panel (Relay), csak AF 088II DIO 16/8 esetén van kiépítve.

A kimenetek vezérlését végző U1, 74HC273 tároló beíró jele az IOWR jellel van engedélyezve, így a tárolóba írás csak akkor következik be, amikor a cím dekóder és az IOWR jel egyszerre aktív. A kimeneti tárolót a

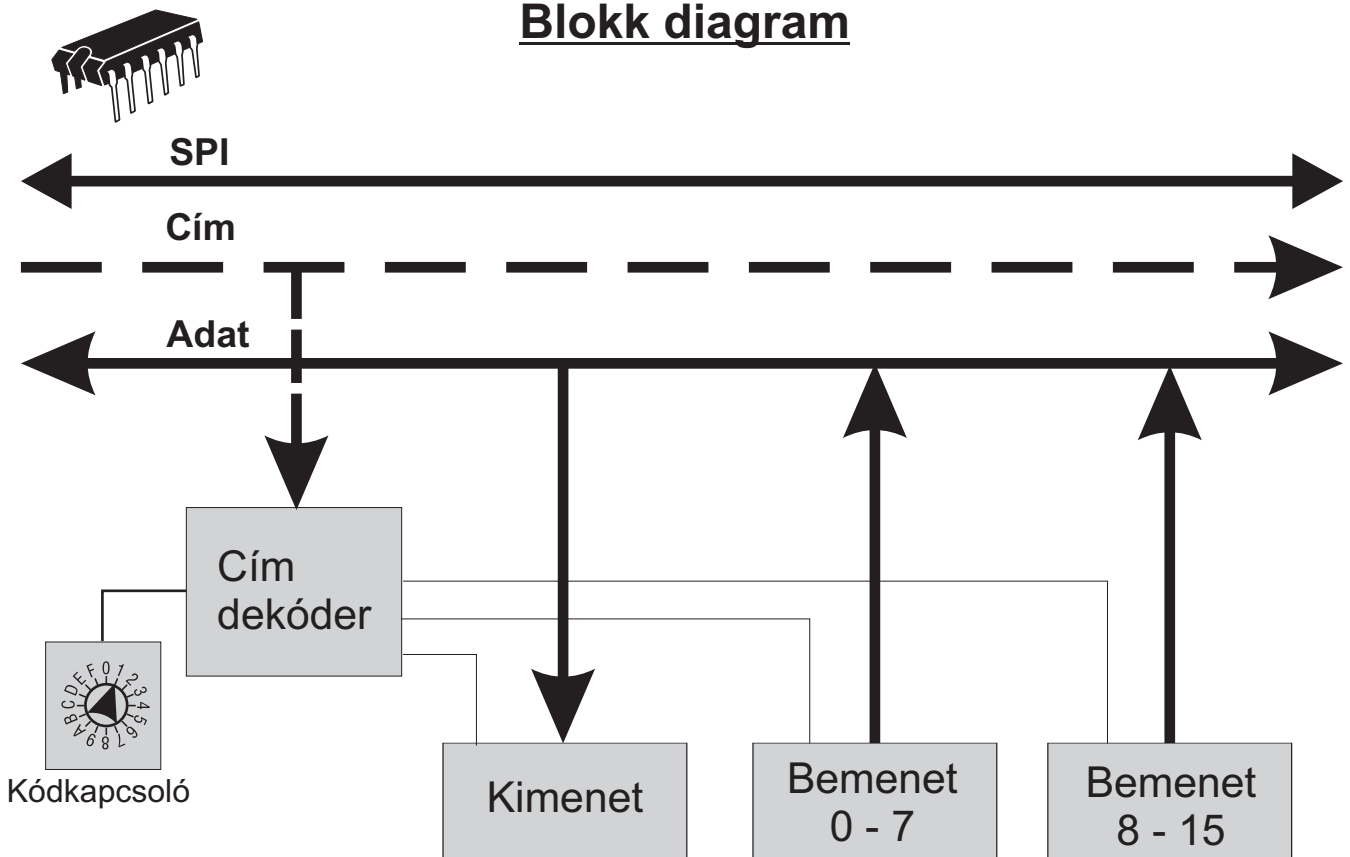
tápfeszültség megjelenésekor az R14, C11 tagból álló reset tag törli. A tároló bemenete közvetlenül az adatbuszra csatlakozik. Az *U1, 74HC273* tároló kimenetei a BCX19 kapcsoló tranzisztorokon keresztül kapcsolják a kimeneti reléket. A DIO modul sorkapcsaira a 0-3 kimenet egy közös ponttal, a 4-5 kimenet egy másik közös ponttal került kivezetésre. A 6-7 kimeneten a közös ponthoz képest a relék nyitó és záró érintkezői is rendelkezésre állnak.

Az AF088II DIO modulok a Phoenix Contact EG sorozatú dobozaiban kerültek felépítésre.

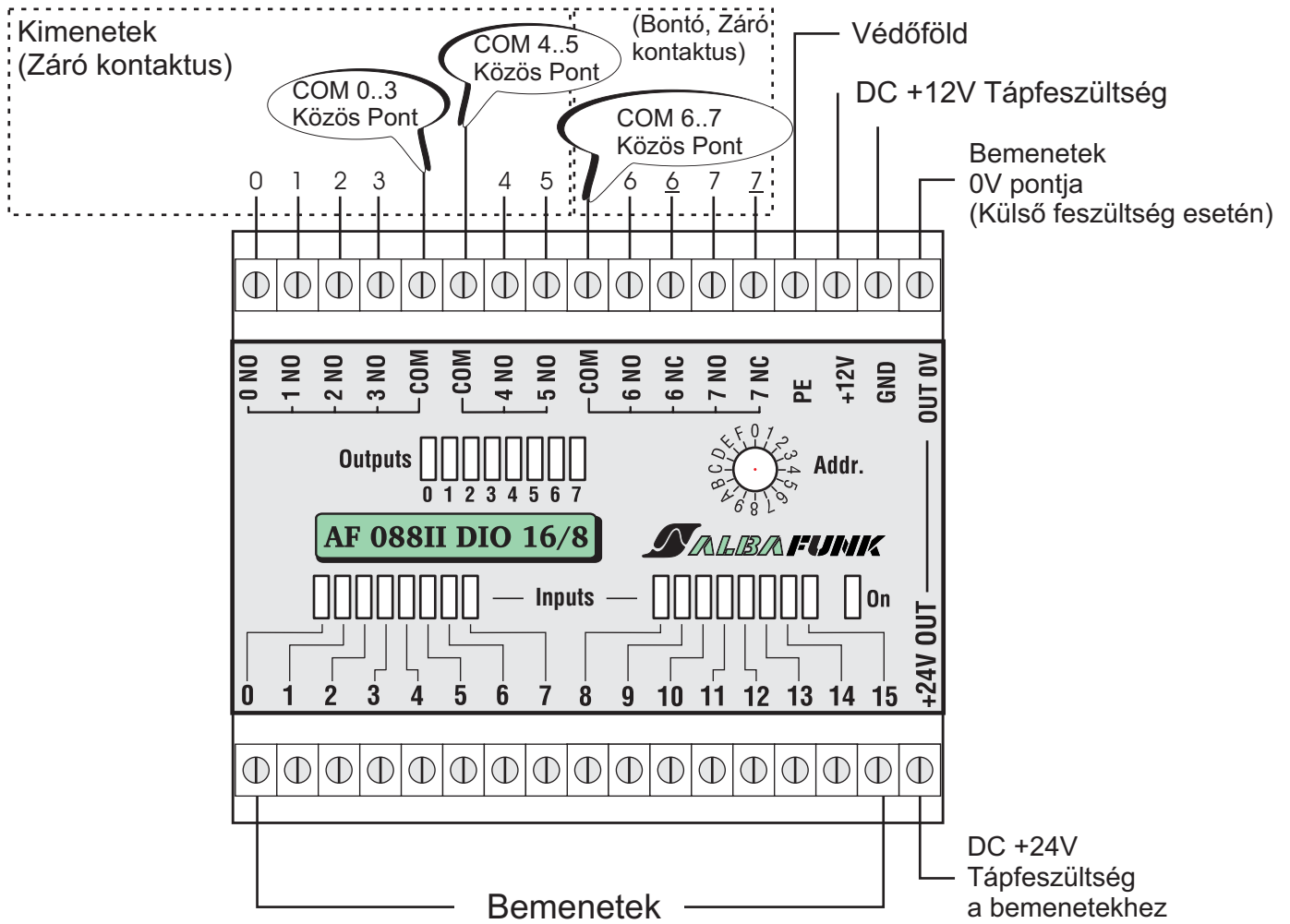
AF 088II DIO csatlakozási felületek



Blokk diagram



Sorkapocs csatlakozókiosztása



Mechanikai felépítés

